⑲ 日本国特許庁(JP.)

① 特許出願公開

⑫ 公 開 特 許 公 報(A)

平3-259349

④公開 平成3年(1991)11月19日

®Int. Cl. 5 G 06 F

識別記号 $\begin{smallmatrix}3&1&0\\4&7&0\end{smallmatrix}$

庁内整理番号

9072-5B 8840-5L 7056-5L

審査請求 未請求 請求項の数 8 (全14頁)

60発明の名称 障害処理方式

15/347

願 平2-58619 ②特

②出 平2(1990)3月8日

@発 明 者 実 宝 阳 @発

昭

邸 彦 東京都港区芝5丁目7番1号 日本電気株式会社内 山梨県甲府市丸の内1丁目17番14号 甲府日本電気株式会

社内

日本電気株式会社 ②出 顖 人 甲府日本電気株式会社 70出 願

弁理士 内 原 個代 理

東京都港区芝5丁目7番1号

山梨県甲府市大津町1088-3

明細書

発明の名称

障害処理方式

特許請求の範囲

1. 情報処理システム全体を制御する制御プロ セッサと、周辺概器を制御する入出力プロセッサ と、前記制御プロセッサが実行するプログラムを 格納する第一の主メモリとを接続した第一のシス テム制御装置と、直列に接続した複数の高速演算 セッサと、前期高速演算プロセッサが実行す るプログラムおよびデータを格納する第二の主メ モリと、前記第一のシステム制御装置とを接続し た第二のシステム制御装置とを含む情報処理シス テムにむいて、前記第一および第二のシステム制 御装置を接続した保守診断装置と、前記情報処理 システムの各プロセッサ単位および各装置単位に 障客を検出して前記保守診断装置に通知する障害 検出報告手段と、前記の各プロセッサおよび装置

の有効/無効の程度を示し上位の高速演算プロセ ッサが無効の場合には下位の高速活算プロセッサ を全て無効にする接続構成制御手段と、システム 延用中に障害の発生の通知をうけたとき有効な高 速演算プロセッサが存在するかどうかを判定し。 有効な高速波算プロサッサが存在しない場合に は高速演算プロセッサのテストプログラムを実行 し、前記テストプログラムの実行結果が正常であ れば従前の接続構成でシステム運用を再関し、前 記テストプログラムの実行結果が異常であれば障 客の原因に応じて前記第二の主メモリおよび高速 演算プロセッサを部分的に無効にして超退した接 続構成で再び前記テストプログラムを実行し、前 記テストプログラムの実行結果が正常であれば前 記縮退した接続構成でシステム運用を再開する障 客処理制御手段とを具備することを特徴とする障 客处理方式。

2. 前記1回目のテストプログラムを起動する か否かをあらかじめ定められた情報に従って特定 し制御することを特徴とする請求項【記載の障害

特開平3-259349(2)

処理方式。

3. 前記テストプログラムの実行結果が正常のとき高速演算プロセッサの運用を再開するか否かをあらかじめ定められた情報に従って判定し制御することを特徴とする講求項1または2記載の障害処理方式。

4. 削記高速減算プロセッサは複合演算パイプラインを含んだ複数のベクトル演算パイプラインを備え、前記接続構成制御手段は前記複数のベクトル演算パイプラインの一部を無効にすること含むことを特徴とする請求項1または2または3記載の障害処理方式。

5. 前記接続構成制御手段は前記第二の主メモリの一部を無効にすること含むことを特徴とする 請求項1または2または3または4記載の障害処理方式。

6. 前記接続構成制御手段は前記高速演算プロセッサ内に含まれるキャッシュの一部を無効にすること含むことを特徴とする請求項1または2または3または4または5記載の障害処理方式。

7. 前記第二の主メモリおよび高速演算プロセッサを部分的に無効にするか否かを障害の原因に従ってあらかじめ定められた情報に従って判定し制御することを特徴とする請求項1または2または3または4または5または6記載の障害処理方式。

8. 前記第二のシステム制御装置および第二の 主メモリが原因で障害になった場合は前記システムの全体障害とみなして前記高速演算プロセッサ と同様に障害処理をすることを特徴とする請求項 1または2または3または4または5または6ま たは7記載の障害処理方式。

発明の詳細な説明

〔産業上の利用分野〕

本発明は情報処理システムの障害処理方式に関 し、特に高速演算プロセッサの障害処理方式に関 する。

〔従来の技術〕

スーパーコンピュータは汎用計算機と比べ桁

第二の方法は、主記憶に対するデータアクセスを極力減らす工夫である。スーパコンピュータでは特に大量のデータを1度に扱うので、主記憶に対してアクセスが頻発すると高性能を実現することができない。したがって、主記憶アクセスに比ペアクセス化が短かくてすむレジスタアクセスを

有効に利用できるように、ソフソウェアビジブルなレジスタを大量に準備することによって主記憶アクセクを大幅にへらす工夫をしている。

上記のように、スーパコンピュータはマシーン クロックが短かく大量にソフトビジブルレジスタ を備えているので、障害発生に汎用機のようにソ フトウェアビジブルレジスタを保持しておき命令 リトライやプロセッサリリーフのような障害処理 をすることは困難である。すなわち、マシーンク ロックが短いということは、障害を検出してから クロックが停止するまでのクロック数が多くなる ことを意味しており、クロック数で比較した場合 に汎用機と比べすべりが大きくなり、命令リトラ イやプロセッサリリーフのためのソフトウェアビ ジブルな情報の保留が困難である。また、ソフト ウェアピジブルなレジスタが汎用機と比べ大量に あるということはやはり命令リトライやプロセッ サリリーフのためのソフトウェアビジブルな情報 をホールドすることを難しくしている。

〔発明が解決しようとする課題〕

特別平3-259349(3)

上述したように性能を最重視するスーパーコンとは、なったというに性能いては、障害発生時にののための情報のの原因が間欠障害やの原因が間欠障害やの原因が間欠ないというを可能な固定障害でも直ちにシステムダウンというで点があった。また実行中のジョブをアポートされるという欠点もあった。

〔課題を解決するための手段〕

本発明の障害処理方式は、情報処理システム全体を制御する制御プロセッサと、周辺機器・サリンスを制御プロセッサと、前記制ので主メモリンを接続した第一のシステプロセッサが実行するが実行するアログラムおよびデータを格納する第二の主メモリと、前記第一の制御装置とを制御装置とを発売した第二のシステムにおいて、前記第一を全な情報処理システムにおいて、前記第一を

よび第二のシステム制御装置を接続した保守診断 装置と、前記情報処理システムの各プロセッサ単 位および各装置単位に障害を検出して前記保守診 断装置に通知する障害検出報告手段と、前記の各 プロセッサおよび装置の有効/無効の程度を示し 上位の高速演算プロセッサが無効の場合には下位 の高速演算プロセッサを全て無効にする接続構成 制御手段と、システム運用中に障害の発生の通知 をうけたとき有効な高速流算プロセッサが存在す るかどうかを判定し、有効な高速演算プロサッサ が存在しない場合には高速演算プロセッサのテス トプログラムを実行し、前記テストプログラムの 実行結果が正常であれば従前の接続構成でシステ ム運用を再開し、前記テストプログラムの実行結 果が異常であれば障害の原因に応じて前記第二の 主メモリおよび高速演算プロセッサを部分的に無 効にして縮退した接続構成で再び前記テストプロ グラムを実行し、前記テストプログラムの実行結 果が正常であれば前記縮退した接続構成でシステ

よるにして構成される。

また、本発明の障害処理方式は、前記1回目の テストプログラムを起動するか否かをあらかじめ 定められた情報に従って判定し制御する。

さらに、前記テストプログラムの実行結果が正常のとき高速波算プロセッサの運用を再開するか否かをあらかじめ定められた情報に従って判定し 制御する。

また、本発明の障害処理方式において、前記高速演算プロセッサは複合演算パイプラインを含んだ複数のベクトル演算パイプラインを備え、前記接続構成制御手段は前記複数のベクトル演算パイプラインの一部を無効にすること含む。

さらに、前記接続構成制御手段は前記第二の主 メモリの一部を無効にすること含む。

さらに、 前記接続構成制 御手段は 前記高速 演算 プロセッサ内に含まれる キャッシュの一部を無効 にすること含む。

また、本発明の障害処理方式は、前記第二の主 メモリおよび高速演算プロセッサを部分的に無効 にするか否かを障害の原因に従ってあらかじめ定 められた情報に従って判定し制御する。

ム運用を再開する障害処理制御手段とを具備する

さらに、本発明の障害処理方式は、前記第二のシステム制御装置および第二の主メモリが原因で障害になった場合は前記システムの全体障害とみなして前記高速演算プロセッサと同様に障害処理をする。

(実施例)

次に、本発明について図面を参照して説明す ス.

第1図は本発明の一実施例を示す構成図である。同図において障害処理方式は、情報処理シスはのであると、同図においてないのであると、同図においてないであると、同図のであると、自動を表した第一のシステム制御第一では、自動に接続した複数の高速演算プロテッサ 5 ~ 8 と、前記高速プロセッサ 5 ~ 8 と、前記高速プロセッサ 5 ~ 8 と、前記高速プロセッサ 5 ~ 8 が実でするプログラムおよびアータを格納する第二の主くをサ 1 0 と、前記第一のシステム制御装置 1 とを

持開平3-259349(4)

接続した第二のシステム制御装置2とを含む情報 処理システムにおいて、前記第一および第二のシ ステム制御装置を接続した保守診断装置13と、 前記情報処理システムの各プロセッサ単位および 各装置単位に離客を検出して前記保守診断装置 13に通知する障害検出報告手段20~29と、 前記の各プロセッサおよび装置の有効/無効の程 度を示し高速演算プロセッサが無効の場合には下 位の高速波算プロセッサを全て無効にする接続機 成制御手段11とを有している。さらに、システ ム運用中に障害の発生の通知をうけたとき、有効 な髙速演算プロセッサが存在するかどうかを判定 し、有効な高速演算プロセッサが存在しない場合 には高速演算プロセッサのテストプログラムを実 . 行し、前記テストプログラムの実行結果が正常で あれば従前の接続構成でシステム運用を再開し、 前記テストプログラムの実行結果が異常であれば 障害の原因に応じて前記第二の主メモリおよび高 速演算プロセッサを部分的に無効にして縮退した 接続構成で再び前記テストプログラムを実行し、

前記テストプログラムの実行結果が正常あれば前記の縮退した接続構成でシステム運用を再開する 障害処理制御手段12を具備する。

保守診断装蔵13は、システムの初期設定機能,立ちあげ機能、構成制御機能、障害処理機能を確えている。

第2図は高速減算プロセッサを示す説明図である。高速減算プロセッサは機能的に、スカラユニット30とベクトルユニット40とにわかれる。

スカラユニット 3 0 は、主記憶装置からとり出した命令を解説する。解説した命令がスカラ命令であればスカラユニットで実行し、ベクトル命令であれば、ベルトルユニットで実行する。

ベクトルユニット 4 0 は大容量のベクトルレジスタ 4 1を中心に 1 6 本のベクトル演算パイプライン(セット 0 ~ 3)、ベクトルマスクレジスタ42、マスク演算ユニット 4 3 から成る。ベクト

ル液 算パイプラインは 加算 グシフト 液算器 2 種 および 類除 グ 論理 液 算器 2 種 を 1 セットとして 4 セット合計の 1 6 本のベクトル 演算 パイプライン(セット 0 ~ 3) の並 列動作を実現し、ベクトル 液 算 の 高速化を計っている。また、ベクトルマスクレジスタ41 (1 bit × 256 語)を 8 個 個 えている。

第3図はベクトルパイプラインセット0~3の有効/無効の取り得る組合せを示す説明図である。ベクトルパイプラインセット0~3の取り得る組合せは7通りである。

第 4 図は 2 レベルより なるキャッシュメモリ3 1 の各々のレベルの有効/無効の取り得る組合せを示す説明図である。 2 レベルが両方とも無効になったケースでは、キャッシュメモリをバイバスして動作する。

第5回は第二の主メモリ10の有効/無効と取り得る組合せを示す説明図である。第二の主メモリ10は各々独立にアクセス可能な8つのユニットから構成されている。

特開平3-259349(5)

第6図は高速演算プロセッサ5~8の有効/無効の取り得る組合せを示す説明図である。上位の高速演算プロセッサ5または7が無効の場合には下位の高速演算プロセッサ6または8が全て無効になるように制御される。

第7図はシステム運用中に高速演算プロセッサ5~8その他で輝客が発生したとき、印容の通知を受けた保守診断装置13の障容制御手段12の動作を示す流れ図である。以下、高速演算プロセッサ5~8をAP(APi、i=0、1、2、3)、第二の主メモリ10をAM、第二のシステム制御装置2をIU、制御プロセッサ3をCP、テストプログラムをFTとよぶ。

第7 図において、障害処理がデバックやユーザの 運用環境に応じて変換 可能なように設定可能となっている S G パラメータは規定値とする。

全体障害発生時、保守診断装置はCPに障害発生を通知し、以後組み込み可/不可の通知があるまではAPへのユーザジョブのスケジューリングを保留する(ステップ51)。次に、AP、

IU、AMの障害状態をエラーログとして採取する (ステップ 5 2)。 そして、FTを実行し、障害の間欠/固定の切りわけを行なう (ステップ 5 3,54)。

下下が正常終了なら間欠障害とみなしCPに組込み可を通知する。CPは障害発生前の構成のままAPを再立ちあげし、保留されていたジョブのシステム運用を再開する(ステップ55)。

超退運転可能な障害でないケースや超退した構成でFTの実行が異常終了したケースは、システムの継続運用はできないとみなしてシステムダウンさせる(ステップ61、62)。

次に、下記の条件を設けて障害処理制御手段の 動作をさらに詳細に説明する。

① F T を実行した全 A P の実行結果が正常でなくとも、実行結果が正常な A P (該 A P の上位 A P は全て実行結果が正常でなければならない。)が存在すれば、その正常な A P を組込む。

②AP台数よりもベクトル本数の多いことを優先する。 すなわち、 組込むAPのベクトルディグレイド状態は I Uに接続されたAPのベクトルディグレイド状態と同じにする。

78 図(a), (b), (c), (d)は障害処理が即手段の詳細な動作を示す流れ図である。同図において、AP, IU, 又はAMにおいて障害を検出したとき、保守診断装置に障害発生が通知される。障害の報告を受けた保守診断装置は障害の発生した装置の状態をログデータとして採取

する。

障害の発生原因がJU又はAMのケースは全体

障害とみなす。障害の発生原因がAPのケースで

は、 装障害のAP及び該障害APの全てを含んで
無効にした場合、その結果システムに有効なAPが存在するかどうかを判定し、有効なAPが存在するケースでは部分障害とみなし、 該障害
のAP(及び下位のAP全てを含む)を無効にするのみでシステム運用はそのまま継続する(ステップ71、72)。

全体を書のケースでは、あらかじめ設定されたSGに従って間欠/固定の切分けのためのAPのFTを実行するかどうかを判定する(ステップ73)。SGによりFT実行モードになっている場合は、次に回数のチェックを行なう(ステップ74)。SGでは8H以内に何回までAPのFTを実行するかという指定がされており、通常8回までは、間欠/固定の切りわけのためのAPのFTを実行する。APのFTの実行範囲は障害

45間平 3-259349(6)

生前のAP、AM、IUのシステム構成で実行する (ステップ 7 5)。 また全体/部分障害の判定結果はCPに通知される。

CPは部分を含め、 まなりのできるのでは、 ままりのできるのでは、 ままりのでは、 ままりのでは、 ままりのでは、 ままりのでは、 ままりのでは、 ままりのでは、 ままりのでは、 ないのでは、 ないのできによるに関するには、 ないのできによるに関するには、 ないのできない。

次に、SGで指示されれディグレイドにするかどうかの判断を参照してAM又はベクトルパイプラインに関し、縮退制御を行なうかどうかをチェックし(ステップ76)、行なわない場合は、FTを実行した全APの実行結果が正常であれば

SG指定において、AM又はベクトルバイブラインに関し縮退制御を行なうケースで、全APのFTの実行結果が正常でない場合は、まずSG指定においてベクトルバイブラインをディグレイドするかどうかの指定をチェックする(ステップ79)。その結果ベクトルバイブラインの縮退速転がSGで許可されている場合はベクトルバイブ

ベクトルバイブの超退運転がSGで許可されていないケースやベクトルディグレイド障害のAPがないケースは、SG指定においてキャッシュディグレイドするかどうかをチェックする(ステップ84)。その結果、キャッシュディグレイドし

て縮退運転することがSGで許可されている場合は、ログデータを解析してキャッシュディグレイド障害のAPがあるかどうかをチェックし、 該当するキュッシュをディグレイド指定する。 キュッシュの超退制御は、第4図のキャッシュメモリの有効/無効の組み合わせに従って制御する(ステップ85)。

キャッシュメモリの縮退運転のチェック終了には、AMの縮退運転のチェックを実においてAMをディイグレイドをチェックがある。ことがSGで新聞では、ログデータを解析してAMがでは、ロググをチェックを解析してAMがでは、ロググをチェックを解析してAMがでは、ロググをチェックの第2のが記憶である場合は第5図の第2のでは割りのはステップ86)。

ベクトルパイプライン、キャッシュメモリ、 A Mに関して縮退制御を行なう時は、もともとの システム構成の1/2までを原則とする。すなわ

特開平 3-259349(7)

ち、もともとのシステムで4本のベクトルバイブラインセットでAPが構成されているケースの縮い、 べクトルバイブラインとして2本までで船では、 またもともキャッシュメモリが2レベルを は成成を かんして4 構成単位 までのの ないない あともとAMが8 構成単位 までのの ない るは、 AMとして4 構成単位 立てのの 縮退を それぞれ原則として可能とし、 それの の の ない ない ただし、 上記はも 原則であり、 ことは 所見 境に応じてフレクシブルに変更することは 可能である。

以上のように、ベクトルパイプライン、キャッシュメモリ、AMに関し、縮退運転の可能性を判断した後は、ベクトルパイプライン、キャッシュメモリ、AMのAP台数のいずれか1つで縮退運転可能であったかどうかを判定する。

縮退運転が不可能である場合は、全APを組み込み不可としてCPに通知する(ステップ87,90)。

ベクトルバイブライン、キャッシュメモリ、AM、AP台数に関して、いずれかでの縮退運転が可能である場合は、SGにおいて自動再立ちあげを許可されているかどうかを判定し、もし許可されていない場合や許可されていてもB時間以内にB回までという再立ちあげ回数制限(本回数もSG指定で変更可能)をオーバーした場合は、全APを組み込み不可としてCPに通知する(ステップ88、89、90)。

ベクトルパイプライン、キャッシュメモリ、AM、AP台数に関し、いずれかでの縮選連でおいて自動再立ちあげが許可自動再立ちあげの回数制限をオーパーしていない場合は、縮退した構成において全APのFTを実行結果が正常であればCPにAPの組み込み可を通知し、FTの実行結果が異常であるばCPにAPの組み込み可の通知を受けたCPはAPの

再立ちあげを行ない、保留してあるAPのユーザージョブを再開させる。

また、障害発生時に直ちにCPに通知することによりAP上のユーザーショブのアポートを最小限におさえると共に、前記障害処理実行中はCPの制御において、APのユーザーショブのスケジューリングを保留し、自動再立ちあげにより再び再関可能なように制御することより、ユーザーに

対するインパクトをできるだけ少なくすることが 可能である。

第9図は障害処理の例を示す説明図である。 SGは規定値に設定されているものとする。 第9 図においてユーザー運用状態 (A) では、AP4 台のうちAP0、AP2はシムテムから切り舞された状態であり、AP1、AP3で運用されている。このような運用状態でAP1とAP3の障 客が検出され保守診断装置に報告されるものとする。

保守診断装置では、まず全体障害か部分障害かを判別する。本ケースはAP1とAP3の障害なので、障害のAP1とAP3を無効にした場合、なその結果システムに有効なAPが存在しならないで全体障害である。したがって、自動が状態で害時の保成のままFTが実行される(診断状態(B))。もし、FTの実行の結果AP1,AP3共に正常にFTが終了した時には、間へなどの状態で自動的に再立ちあげし、システム運用を燃

特閒平 3-259349(8)

続する。 (C-3) のケースがこの状態を示している。

もし、FTの実行の結果、AP1のみ正常で AP3が異常になるケース(本ケースはベクトル/キャッシュのディグレイド障害ではないとする)は、AP1のみを有効にし、AP3は無効にして再度FTを実行しFTが正常ならば再立ちあげを行ない、システム連用を継続する。(C-4)のケースがこの状態を示している。

もし、FTの実行の結果AP1のみを正常でAP3が異常になるケースでAP3がベクトルパイプラインのディグレイド障害のケースは、AP3のベクトルパイプラインの本数の方を優先させ、AP3のベクトルパイプラインの縮退は行なわず無効にして、AP1のみ有効にし、再度FTを実行して、TTが正常ならば再立ちあげを行ない、システム運用を継続する。(C-2)のケースがこの状態を示している。

もし、FTの実行の結果AP1が異常で固定障 客を示し、かつベクトルパイルラインのディグレ ィド韓書時は、ベクトルパイプラインの縮退を実施しないとAP1、AP3共に使用できなくなるため、すなわち有効AP台数が0になるため、AP1とAP3を同様にベクトルパイプラインの縮退を行ないFTを実行し、FTの結果がAP1、AP3共に正常であれば再立ち上げを行ない、システム連用を継続する。(C-1)のケースがこの状態である。

もし、FTの実行の結果AP1,AP3とも異常であれば固定障害とみなし、システム運用は継続されない(C-5)。

第10図は設定可能はSGの組み合わせの障害処理の概要を示す説明図である。第10図(a)は設定可能なSGの組み合わせの例としてCASE1からCASE6までの6ケースを一覧にして示している。第10図(b)~(g)はCASE1からCASE6までの各々の障害処理の概略を示す流れ図である。

CASE1はSGパラメータとして規定値を指定した場合の例を示す。

C A S E 2 及び C A S E 3 は縮退運転可能な場合でも縮退した後のシステムの再立ちあげは許可しないモードを示す。 そして C A S E 2 は一応ディグレイド 贈客時には接続構成情報の更新を実施するが、 C A S E 3 は更新しないケースを示す。

CASE4は間欠/固定の切り分けのFTを実行しないモードを示す。

CASE5は間欠/固定の切り分けのFTは実行せず自動再立ちあげも実行しないが、ディグレイド障害時の接続構成情報の更新は行なうケースを示す。

CASE6は障害発生時に直ちにシステム運用を中止するモードである。

以上のようなSGパラメータの組み合わせはデ パック時やユーザーのシステム運用環境に応じて フレキシブルに変更できる。

[発明の効果]

以上説明したように本発明は、スーパーコンピュータシステムにおける高速演算プロセッサで障 客発生時に自動的に診断プログラムを起動し、問

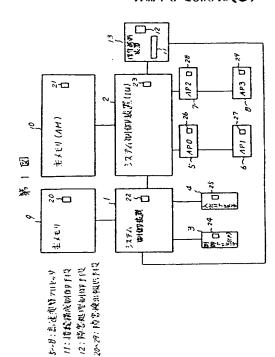
図面の簡単な説明

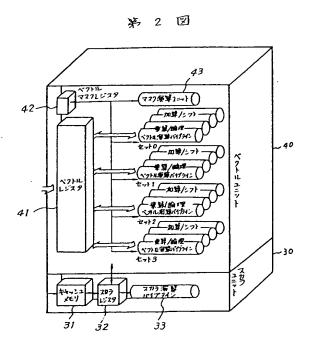
第1 図は本発明の一実施例を示す構成図、第2 図は高速演算プロセッサの説明図、第3 図はベクトルバイブラインセットの接続構成の組合せを示す説明図、第4 図はキャッシュメモリの接続の組

特開平3-259349(9)

合せを示す説明図、第5図は第二の主メモリの接続の組合せを示す説明図、第6図は高速演算プロセッサの接続構成の組合せを示す説明図、第7図は障害処理制御手段の計細を示す流れ図、第8図(a)~(d)は障害処理の例を示す説明図、第6回はたの例と障害処理の概要を示す説明図である。

1, 2 … … システム制御装置、3 … … 制御プロセッサ、4 … … 入出力プロセッサ、5, 6, 7, 8 … … 高速演算プロセッサ、9, 10 … … 注水モリ、11 … … 接班構成制御手段、12 … … 障害処理制御手段、13 … … 保守診断装置、20, 21, 22, 23, 24, 25, 26, 27, 28, 29 … … 障害検出手段、30 … … スカラレジスタ、33 … … スカラ は算パイプライン、40 … … ベクトルユニット、41 … … ベクトルレジスタ、セット1~3 … … ベクトル演算パイプライン。 代理人 弁理士 内 原 晋





第3図 ベクトルハ・イブライン 0 0 0 0 × × 0 0 × 0 x x 0 × х О × × × × × 〇:有効 ×: 無効

特閒平 3-259349 (10)

第5回

第	4	図

キャッシュ				
15a0	14.11			
0	0			
0	×			
×	0			
×	×			

{○:有効 ×:無効

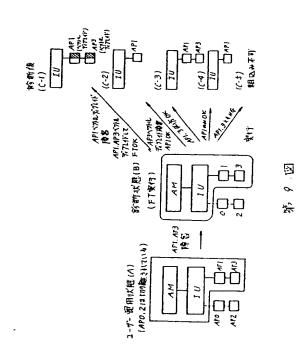
第2の主記憶装置							
1=-1							
0	1	2	3	4	5	6	7
0	0	0	0	0	0	0	0
0	0	0	0	×	×	X	×
×	×	×	×	0	0	0	0
0	0	×	×	×	×	×	×
×	×	0	0	×	×	×	×
×	×	×	×	0	0	×	×
×	×	×	×	X	×	0	0
0	×	×	×	×	×	×	×
×	0	×	×	×	×	X	×
X	X	0	×	×	×	×	×
×	×	×	0	×	×	×	×
×	×	×	×	0	×	X	×
×	×	×	×	X	0	×	×
×	×	×	×	×	×	0	×
×	×	X	X	×	×	×	0

∫O:有効 ※: 無効

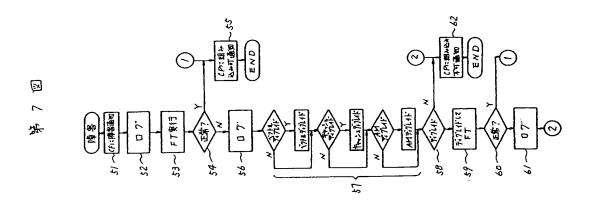
第 6 図

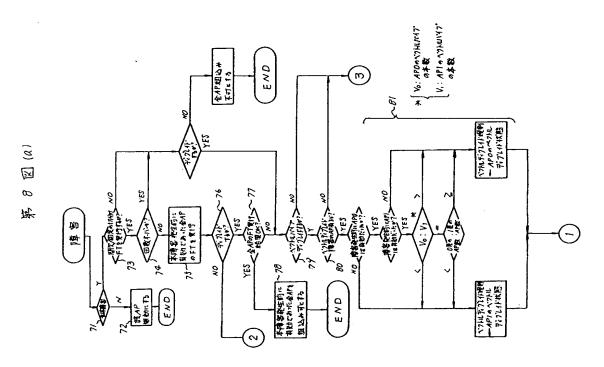
宫	高速演算プロセックサ				
AP	AP	AP	AP		
0	1	2	3		
0	0	0	0		
0	0	0	×		
0	0	×	×		
0	×	×	×		
0	×	0	×		
×	×	0	0		
×	×	0	×		
0	×	0	0		

∫0:有効 メ:無効

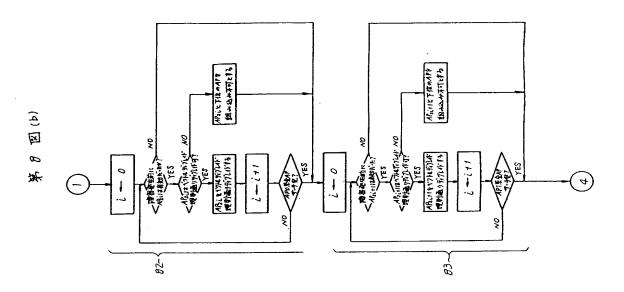


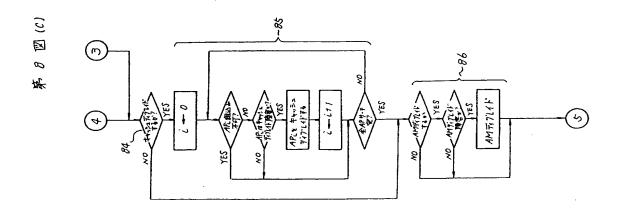
特閒平 3~259349 (11)



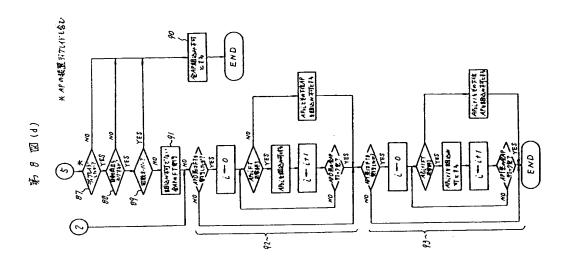


持開平 3-259349 (12)



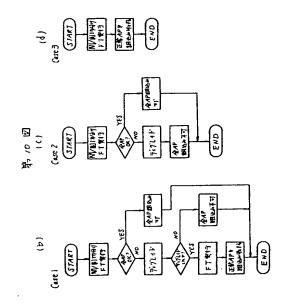


特開平 3-259349 (18)



第10回(a)

Case	CASE	CASE	C & S	CASE	ASE	CASE
SP要素	1	2	S E 3	4	5	6
間欠/固定の切分け FTを実行するか	Y			~		
ティクレイドするの	Y		~	Υ		~
ベクトルバイフ・ ディグレイドするの	Y/N		Dont Care	Y/W		Dont Care
キャッシュディグレイド	Y/w		•	YIN		•
AM 917111 1300	Y/~		4	YIN		•
自動再立ち上げ"	Y	7	•	Y	~	•



特開平 3-259349 (14)

